

(12)特許協力条約に基づいて公開された国際

(19) 世界知的所有権機関 国際事務局



528307

(43) 国際公開日 2004年9月30日(30.09.2004)

PCT

(10) 国際公開番号 WO 2004/084432 A1

(51) 国際特許分類7:

H04B 7/08

(21) 国際出願番号:

PCT/JP2004/003393

(22) 国際出願日:

2004年3月15日(15.03.2004)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特願2003-071400 2003年3月17日(17.03.2003)

- (71) 出願人(米国を除く全ての指定国について): 松下電 器産業株式会社 (MATSUSHITA ELECTRIC INDUS-TRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大 字門真 1 0 0 6 番地 Osaka (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 尾関 浩明 (OZEKI, Hiroaki). 加藤 久也 (KATO, Hisaya). 影山

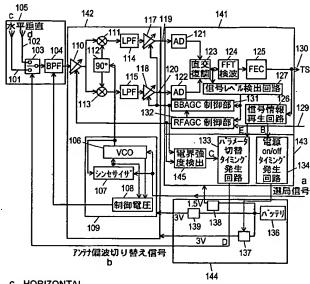
定司 (KAGEYAMA, Sadashi). 安保 武雄 (YASUHO, Takeo).

- (74) 代理人: 岩橋 文雄 ,外(IWAHASHI, Fumio et al.); 〒 5718501 大阪府門真市大字門真1006番地松下電 器産業株式会社内 Osaka (JP).
- (81) 指定国(表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国(表示のない限り、全ての種類の広域保護が 可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, SD, SL,

/続葉有/

(54) Title: DIGITAL BROADCAST RECEIVER APPARATUS

(54) 発明の名称: デジタル放送受信装置



- C ..HORIZONTAL
- d...VERTICAL
- 107...SYNTHESIZER
- 108...CONTROL VOLTAGE **b...ANTENNA POLARIZATION**
- **SWITCH SIGNAL** 123...QUADRATURE
- DEMODULATION
- 124...FFT DETECTION 127...SIGNAL LEVEL **DETERMINATION CIRCUIT**
- 131...BBAGC CONTROL PART 132...RFAGC CONTROL PART
- 126...SIGNAL INFORMATION
- REPRODUCING CIRCUIT
- 145...FIELD INTENSITY DETERMINATION
- 133...PARAMETER SWITCH TIMING

GENERATOR CIRCUIT

- 134...POWER SUPPLY ON/OFF TIMING **GENERATOR CIRCUIT**
- a .. CHANNEL SELECTION SIGNAL
- 136...BATTERY

(57) Abstract: A digital broadcast receiver apparatus, which has a reception circuit that receives high-frequency signals in which a plurality of programs have been time division multiplexed for transmission, includes a circuit for selecting a desirable status of reception characteristic while receiving no desired programs.

(57) 要約: 複数の番組を時分割多重して伝送さ れる高周波信号を受信する受信回路を有するデ ジタル放送受信装置で、希望番組を受信してい ない期間に、受信特性の良い状態を選択する回 路を具備する。





SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

一 補正書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

一 国際調査報告書

明細書

デジタル放送受信装置

5

技術分野

本発明は複数の番組が時分割多重されて伝送される信号を受信する デジタル放送受信装置に関するものであり、特に携帯端末に用いた場 合に有効なものである。

10

20

背景技術

図5は、従来の携帯端末におけるデジタル放送受信装置のブロック 図である。図6A、Bは、従来のデジタル放送受信装置において、時 分割多重された番組と電源制御タイミングの関係を示している。

15 従来のデジタル放送受信装置は、アンテナ部1602、受信回路1 142、電源回路1143、および復調部1141より構成されてい る。

アンテナ部1602は、空間中の電波をアンテナ1601で受けB PF(バンドパスフィルタ)1104でRF受信回路入力信号に変換する。

受信回路 1 1 4 2 は、選局部 1 1 0 9 とその他の部分から構成されている。選局部 1 1 0 9 は V C O (Voltage Controlled Oscillator) 1 1 0 6、シンセサイザ 1 1 0 7、制御電圧発生回路 1 1 0 8 で構成されている。受信回路 1 1 4 2 の選局部 1 1 0 9 以外の部分は、R F 可

15

20

変増幅回路1110、周波数変換回路1111、1113、90°位相回路1112、低域通過フィルタ1114、1115、周波数調整回路116、ベースバンド可変増幅回路1117、1118から構成されている。受信回路1142は、入力信号から希望のチャネル信号を選択するとともにベースバンド信号に変換する。

復調部141は、ベースバンド信号を復調してトランスポートストリーム(以下、TSと記す)を出力する。

電源回路部1143は、受信回路1142と復調部 1141に電源を供給する。

10 図 6 A は、時分割多重されて伝送されるデジタル放送の時分割多重 の様子を示しており、番組 1 から番組 4 までの信号が時間多重されて いる。

復調部1141の信号情報再生回路126は、TSから、番組1から番組4までの番組のタイミングを得る。例えば、番組3が希望の場合、図6Bで表されるタイミング信号が出力される。このタイミング信号を用いて、電源ON/OFFタイミング発生回路1134は、選局部1109を除く受信回路1142の電源回路1137をON/OFF制御できる電圧レベルの信号を発生する。このように、電源がオンしてから定常状態になるまでに時間を要する選局部1109以外の受信回路1142への供給電源を、TSの非希望番組の期間においてOFFすることにより、低消費電力を実現しバッテリーの消費を押さえている。

なお、この出願の発明に関連する先行技術文献情報としては、例えば、米国公開特許公報 2002/0159541 A1が知られてい

る。

5

しかしながら、携帯端末に内蔵して使用されるデジタル放送受信装置は、モバイル用途で用いるため受信地点が変わる。そのため電波状況が刻々変わることにより安定な受信ができない。また、電波状況に応じてその都度、デジタル放送受信装置の状態を変えると、回路の安定までに時間を要し映像や音声が途切れるという課題がある。

また、特開2001-7713号公報に記載されたデジタル放送受信装置において、下記のことが示されている。

予め各アナログ放送チャネルの信号レベルをチャネル情報として 10 チャネル情報メモリ部に保存する。指定チャネル選局時に、指定チャ ネルに近接するチャネルのアナログ放送波信号をメモリ部より取得し、 高いレベルの妨害波があるときは動作開始点を高くして妨害波からの 耐性を強くし、妨害波がない場合は動作開始点を低くしダイナミック レンジを確保している。

15 このことにより、指定チャネルのデジタル放送を近接するチャネル に信号レベルの高い妨害波があるか否かにかかわらず、低雑音特性を 保持しつつ安定した受信を行っている。

しかし、携帯端末に内蔵して使用されるデジタル放送受信装置においてはモバイル用途でも使用するため、受信地点が刻々と変わり、妨害波レベルが変わるため動作開始点も刻々と切り替える必要がでてくる。そのため動作開始点切り替え時に信号が途切れてしまうという問題がある。

発明の開示

20

本発明は、モバイル用途で用いても映像や音声が途切れることのない安定な受信が可能なデジタル放送受信装置を提供することを目的とする。

本発明のデジタル放送受信装置は、複数の番組を時分割多重して伝 5 送される高周波信号を受信する受信回路と、希望番組を受信していな い期間に受信特性の良い状態を選択する回路を具備する。

図面の簡単な説明

図1は、本発明の実施の形態1におけるデジタル放送受信装置のブロック図である。

図2Aから図2Eは、本発明の実施の形態1におけるデジタル放送 受信装置の要部信号のタイミングを示す。

図3は、本発明の実施の形態1におけるデジタル放送受信装置を説明するためのフローチャートである。

15 図4は、本発明の実施の形態1における別のデジタル放送受信装置のブロック図である。

図5は、従来のデジタル放送受信装置のブロック図である。

図6Aから図6Bは、従来のデジタル放送受信装置の動作説明図である。

20

発明を実施するための最良の形態

以下、本発明の実施の形態について、図面を用いて説明する。

図1は本発明の一実施の形態におけるデジタル放送受信装置のブロック図である。図2Aから図2Dは同デジタル放送受信装置の要部

10

信号のタイミングを示す。図3は同デジタル放送受信装置の動作を説明するためのフローチャートを示す。

図1において、複数の番組が時分割多重して伝送される高周波信号がアンテナ部105に入力される。アンテナ部105は、水平偏波アンテナ101、垂直偏波アンテナ102、アンテナ切り替え回路103、通過帯域を可変できるバンドパスフィルタ(以下BPFと記す)104から構成される。

選局部109は、電圧制御発振器106(以下VCOと記す)、シンセサイザ107、受信チャネルに応じてBPF104の通過帯域を制御する制御電圧発生回路108から構成される。

受信回路142は、RF可変増幅回路110、周波数変換回路111、113、位相回路112、低域通過フィルタ(以下、LPFと記す)114、115、ベースバンド可変増幅回路117、118および選局部109より構成される。

15 RF可変増幅回路110は、BPF104の出力信号の振幅を制御する。位相回路112は、VCO106の出力信号が入力され、位相差が90度の信号を周波数変換回路111、113に供給する。周波数変換回路111は、RF可変増幅回路110の出力をベースバンド「信号に変換する。周波数変換回路113は、増幅回路110の出力をベースバンド(信号に変換する。周波数変換回路113は、増幅回路110の出力をベースバンドQ信号に変換する。周波数変換回路111、113の出力信号は各々LPF114、115によりを帯域制限される。ベースバンド可変増幅回路117、118各々は、LPF114、115の出力信号の振幅を制御する。

電源部144は、バッテリ136とバッテリ136の電圧を所定の

電圧に変換する電源回路 1 3 7、 1 3 8 および 1 3 9 より構成されている。電源回路 1 3 7 は選局部 1 0 9 を除く受信回路 1 4 2 に電圧を供給する。電源回路 1 3 8 は復調部 1 4 1 に供給する電圧を発生する。電源回路 1 3 9 は選局部 1 0 9 に供給する電圧を発生する。

5 復調部141において、ベースバンド可変増幅回路117、118 の出力は、ADコンバータ121、122により各々デジタル信号に変換される。ADコンバータ121、122の出力は、直交復調回路123で直交復調され、FFT検波回路124でFFT検波される。FFT検波回路124の出力は、誤り訂正回路(以下FECと記す)10 125で、誤り訂正処理されて、TS信号130が出力される。信号情報再生回路126は、TS信号130をもとに、図2Bに示す信号を出力し、電源ON/OFFタイミング発生回路134は、受信回路142の選局部109を除く部分の電源をON/OFFする。15 また、信号情報再生回路126は、パラメータ切り替えタイミング発生回路133に、図2Eに示す信号を出力する。

レベル検出回路127は、直交復調回路123の出力振幅と基準値振幅を比較し、比較結果に応じた信号をRFAGC制御部132とBBAGC制御部131に出力する。レベル検出回路127の出力に基20 き、ADコンバータ121、122の入力信号レベルが一定になるように、RFAGC制御部132はRF可変増幅回路110の利得を、またBBAGC制御部131はベースバンド可変増幅回路117、118の利得を制御する。

また、動作開始点制御信号129は、RFAGC制御部132を直

接に、BBAGC制御部131をRFAGC制御部132経由で制御する。すなわち、動作開始点制御信号129により、RF可変増幅器110とベースバンド可変利得増幅器117、118の動作開始点を制御することができる。

5 以上のような AD コンバータ121、122の入力レベルが一定になる利得調整において、以下のようにして RF 可変増幅回路110の利得とベースバンド可変増幅回路117、118の利得制御量の割合を変えることができる。

動作開始点制御信号129は、RFAGC 制御部132の出力信号に DC オフセットを与えることにより RF 可変増幅回路110の動作開 10 始点を変えることができる。例えば動作点を弱電力から動作するよう にすると RF 可変増幅回路 1 1 0 の利得が小さくなる。そのため動作 開始点制御信号129は、BBAGC 制御部131でベースバンド可変 増幅回路117、118の利得を大きくするような DC オフセットを 与える。その結果、AD コンバータ121、122の入力レベルが一 15 定のままで利得制御量の割合を変えることができる。同様にして動作 点を強電力から動作するようにすると RF 可変増幅回路 1 1 0 の利得 が大きくなる。そのため動作開始点制御信号129は、BBAGC制御 部131でベースバンド可変増幅回路117、118の利得を小さく するような DC オフセットを与える。その結果、AD コンバータ12 20 1、122の入力レベルが一定のままで利得制御量の割合を変えるこ とができる。

パラメータ切り替えタイミング発生回路133は、電界強度検出回路145からの信号Cと信号情報再生回路126からの信号Eに基き、

15

20

アンテナ切り替え回路103を介して、水平偏波アンテナ101と垂 直偏波アンテナ102の切り替えを行う。

図2Aから図2Dに示すように、アンテナ101と102に伝送されてくる信号Aは、例えば4つの番組(番組1~番組4)が時分割多重されている。電源ON/OFFタイミング発生回路134は、図2Bの制御信号Bに基き、電源回路137をON/OFF制御する。すなわち信号Bが高レベルの場合、電源回路137はONされ、選局部109を除く受信回路142に電圧を供給する。例えば希望する番組が番組3の時、制御信号Bは、番組3の直前に多重されている番組2の途中で高レベルになり、番組3が終了するタイミングで低レベルとなる。

このようにしてデジタル放送受信装置の低消費電力化を行っている。電界強度検出回路は、BBAGC制御部131とRFAGC制御部の出力すなわち増幅回路110と増幅回路117,118の利得を制御する信号から電界強度を検出する。電界強度検出回路145は、図2Cに示す出力信号Cを出力する。すなわち、信号Cは、受信回路142への入力電界強度を表している。図2Eに示す信号Eは、信号情報再生回路126から出力され、パラメータ切り替えタイミング発生回路133に入力される。信号Eは、信号Bが高レベルでありかつ信号Aが番組2の期間において、高レベルである。

この信号Eが高レベル期間に、アンテナの切り替えが許される。図2Dに示す信号Dは、パラメータ切り替えタイミング発生回路133の出力である。切り替え回路103は、信号Dが低レベルの場合水平偏波アンテナ101を、高レベルの場合垂直偏波のアンテナ102を

選択する。

次に、パラメータ切り替えタイミング発生回路133と電界強度検 出回路145の動作を説明する。電界強度検出回路145は、信号B が高レベルの期間動作し、アンテナ部105で受信した電波の電界強 度を検出する。タイミング発生回路133は、信号Eが高レベルの期 5 間に、まず検出回路145で検出された電界強度EFI-1を得る。 EFI-1を得た後、切り替え回路103が選択しているアンテナ(例 えば、アンテナ101)を別のアンテナ(例えばアンテナ102)に 切り替えるために、その出力信号レベルを反転する。切り替え回路1 03が別のアンテナ(アンテナ102)を選択した後、タイミング発 10 生回路133は、電界強度EFI-2を検出回路145より得る。そ して、EFI-2がEFI-1より弱い場合は、切り替える前の元の アンテナ(アンテナ101)を選択するために、タイミング発生回路 133は、その出力信号レベルを再度反転する。また、EFI-2が EFI-1より強い場合、タイミング発生回路133は、その出力信 15 号レベルを維持する。

図3に示すフローチャートを参照して、電源回路137の制御とアンテナ切り替え回路103による水平偏波アンテナ101と垂直偏波アンテナ102の切り替えについて説明する。

20 まず、ステップ300で、受信回路142全体の電源をONにする。 次にステップ301で、水平偏波アンテナ101を選択し、ステップ 302で、希望チャネルを選局する。すなわち、選局信号Sにより、 選局部109からの出力周波数(VCO106の周波数)およびBP F104の通過周波数を設定する。

次に、ステップ303で、電界強度検出回路145で電界強度①を 検出し、その後、ステップ304で、垂直偏波アンテナ102に切り 替え、そしてステップ305で、電界強度②を検出する。ステップ3 06で、電界強度①電界強度②より大きい場合は、ステップ307で、 水平偏波のアンテナ101に設定する。

ステップ308で、電源ON/OFFタイミング発生回路134の 出力信号すなわち信号情報再生回路の出力信号Bが、その後低レベル になると、ステップ309で、電源回路137をOFFする。

その後ステップ310で、信号Bが高レベルになった場合、ステッ 10 プ311で電源回路137をONにして電界強度⑤を検出する。

次にステップ313で、垂直偏波アンテナ102に切り替え、ステップ314で、電界強度⑥を測定する。ステップ315で、電界強度⑤が電界強度⑥より強い場合、ステップ307に戻る。

ステップ315で、電界強度⑤が電界強度⑥より弱い場合、ステップ317に進む。ステップ317で、信号Bが低レベルになった場合、ステップ318で、電源回路137はOFFされる。次に、ステップ319で、信号Bが高レベルになった場合、ステップ320で、電源回路137はONされる。次にステップ321で、電界強度③を測定した後、ステップ322で、水平偏波アンテナ101を選択する。次に、ステップ323で電界強度④を測定する。次にステップ324で、電界強度③が電界強度④より強い場合、ステップ316で垂直偏波アンテナ102を選択し、ステップ317へ進む。尚、ステップ324で、電界強度③が電界強度④より弱い場合はステップ308へ進む。またステップ306で電界強度①が電界強度②より弱い場合は、ス

10

テップ317へ進む。

以上のように、非希望受信番組の期間に水平偏波アンテナ101と 垂直偏波アンテナ102を切り替え、受信回路142に入る電界の強 い即ち、受信特性の状態を選択するため、希望受信番組を高性能に受 信でき、かつ希望番組受信中に切り替えが行われないため信号が途切 れることがない。

次に、図4は図1で説明した本発明の実施の形態のデジタル放送受信装置からアンテナ切り替え機能を削除し、誤り率測定回路150を付加したブロック図である。図4において、図1と同じ機能を有する構成要素には、同一の参照番号を付してある。尚、図4において、図1と同様に、アンテナ切り替え機能、すなわち垂直偏波アンテナ102、切り替え回路103およびパラメータ切り替えタイミング発生回路133を構成してもよい。

誤り率測定回路150でパケット誤り率を測定しその値が予め定めた規定値より大きいかどうかを示す信号Fを出力する。非希望番組かつ受信回路142の電源がONになっている期間(図2Eに示す信号Eが高レベルの期間)に以下の動作を行う。電界強度検出回路145の出力Cが十分電界強度の高い状態を示しているにも関わらず、信号Fが規定値よりパケット誤り率が悪いことを示す場合、高い妨害波が20 近接に存在すると判断し、妨害波から耐性を強くするように動作点開始制御回路135はRFAGC制御部132の出力信号にDCオフセットを与え動作点を弱電力から動作するようにする。その結果、RF可変増幅回路110の利得が小さくなるため周波数変換回路111、113の入力レベルが下がるため歪レベルが低くなり誤り率が改善され

る。

5

10

15

動作開始点制御回路 1 3 5 は、信号 E のタイミングを参照しながら信号 F と信号 C に応じて動作開始点を変えるため、希望番組受信中に動作開始点を変えないため信号が途切れることがない。

本実施の形態においては、誤り率と指定チャネルの電界強度より指定チャネルに近接するチャネルのアナログ放送波信号の有り無しを想定したが直接、近接するチャネルのアナログ放送波信号の信号レベルを測定しても同様の結果が得られる。また隣接する信号が、アナログ放送波信号としたがデジタル放送波信号やほかの希望しない信号であっても同様の効果が得られる。

また、図2Aから図2Dの説明においては毎周期、非希望信号の期間においてパラメータ(アンテナ特性や可変利得調整回路の動作点)を変えて受信状態の比較を行っているが、受信状態の変化が早くないと想定される場合は、何周期か1度に行う、あるいは希望信号受信を行っている時に受信性能の劣化が所定値以上あった時のみ非希望信号の期間においてパラメータを変えて受信状態の比較を行い受信性能の良い方を選択しても同様の効果が得られる。

産業上の利用の可能性

20 以上のように本発明によれば、非希望受信番組の期間にアンテナ特性、可変利得制御回路の動作開始点などのパラメータ切り替えを行い、最適なパラメータを選択するため、希望受信番組を高性能に受信できかつ希望番組受信中に切り替えが行われないため信号が途切れることがない。また非希望番組の回路を使用していない期間に不要回路の電

源をOFFすることが可能なため低消費電力の効果も維持できる。

請求の範囲

- 1. 複数の番組を時分割多重して伝送される高周波信号を受信する受信回路を有するデジタル放送受信装置において希望番組を受信していない期間に受信特性の良い状態を選択する回路を具備する構成としたデジタル放送受信装置。
 - 2. 受信特性の良い状態を選択する前記回路をパラメータ切り替えタイミング発生回路とした請求項1に記載のデジタル放送受信装置。

10

5

- 3. 前記パラメータ切り替えタイミング発生回路を、アンテナ特性を切り替える構成とした請求項2に記載のデジタル放送受信装置。
- 15 4. アンテナ特性は2つの異なる偏波面のアンテナを具備し これを切り替えるようにした請求項3に記載のデジタル放送受信装置。
- 5. 受信特性の良い状態を選択する前記回路を、可変利得回路の動作点を変える動作開始点制御回路とした請求項1に記載のデジ20 タル放送受信装置。
 - 6. 変調された複数の番組が時分割多重された信号を受信する第1のアンテナと第2のアンテナよりなるアンテナ部、

切り替え信号のレベルにより前記第1のアンテナと前記第2の

アンテナの一方を選択する切り替え回路、

前記複数の番組から所望の番組を選局する選局部、

前記切り替え回路により選択された前記時間軸多重された信号 をベースバンド信号に変換する受信部、

5 前記アンテナ部で受信した前記時分割多重された信号の電界強度を検出する電界強度検出器、

前記受信部に電力を供給する電源回路、

前記電源回路をオン・オフする信号を発生する電源制御手段、 および

10 前記切り替え信号を発生する切替制御手段、とを備え、 前記電源制御手段は、

前記選局部で選局された番組が多重されている第1の期間 および前記選局された番組の直前に多重されたいる番組の一部の期間 である第2の期間に、前記電源をオンし、他の第3の期間にオフする 信号を発生し、

前記切替制御手段は、該第2の期間に、

前記電界強度検出器より第1の電界強度を得、

次に前記切替信号の信号レベルを反転して前記電界強度検 出器より第2の電界強度を得、

20 前記第2電界強度が前記第1の電界強度より大きい場合、 前記切替信号の信号レベルを元のレベルに戻す

デジタル放送受信装置

7. 該第1の期間と該第2の期間が連続する

請求項6に記載のデジタル放送受信装置。

- 8. 前記ベースバンド信号の振幅を一定にする自動利得制御 回路が更に構成され、
- 5 前記電界強度検出器は、前記自動利得制御回路で発生される利得制御信号に基き、該第1および第2の電界強度を出力する 請求項7記載のデジタル放送受信装置。

補正書の請求の範囲

[2004年8月5日(05.08.04)国際事務局受理:出願当初の請求の範囲1は 補正された;出願当初の請求の範囲5-8は取り下げられた;他の請求の範囲は変更なし。(3頁)]

- 1. (補正後)複数の番組を時分割多重して伝送される高周波信号を受信する受信回路を有するデジタル放送受信装置において希望番組を受信していない期間に受信特性が良くなるように可変利得回路の動作点を変える動作開始点制御回路を具備する構成としたデジタル放送受信装置。
- 2. 受信特性の良い状態を選択する前記回路をパラメータ切り替えタイミング発生回路とした請求項1に記載のデジタル放送受信 10 装置。
 - 3. 前記パラメータ切り替えタイミング発生回路を、アンテナ特性を切り替える構成とした請求項2に記載のデジタル放送受信装置。

15

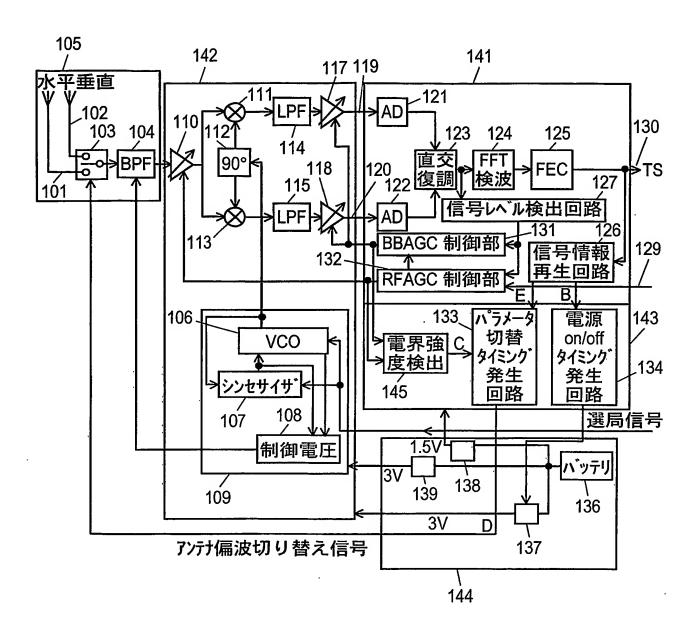
5

- 4. アンテナ特性は2つの異なる偏波面のアンテナを具備し これを切り替えるようにした請求項3に記載のデジタル放送受信装置。
 - 5. (削除)

20

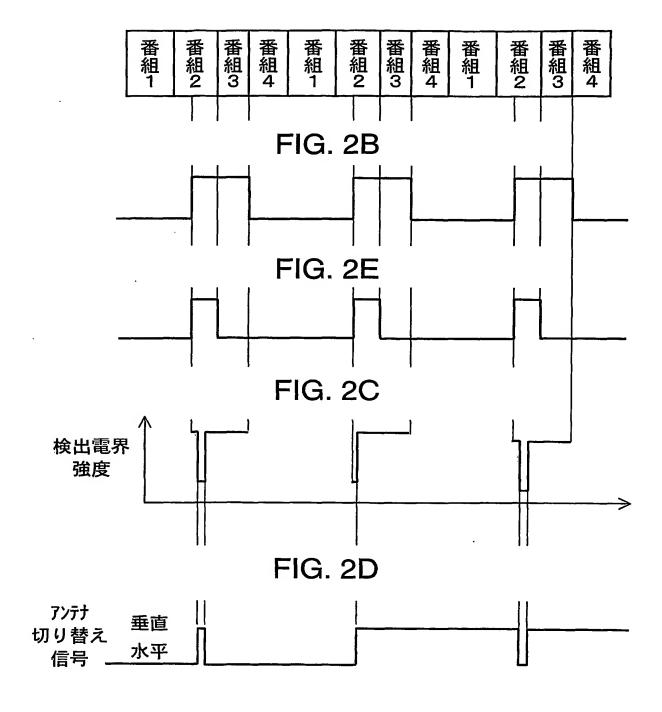
- 6. (削除)
- 7. (削除)
- 8. (削除)

^{1/7} FIG. 1

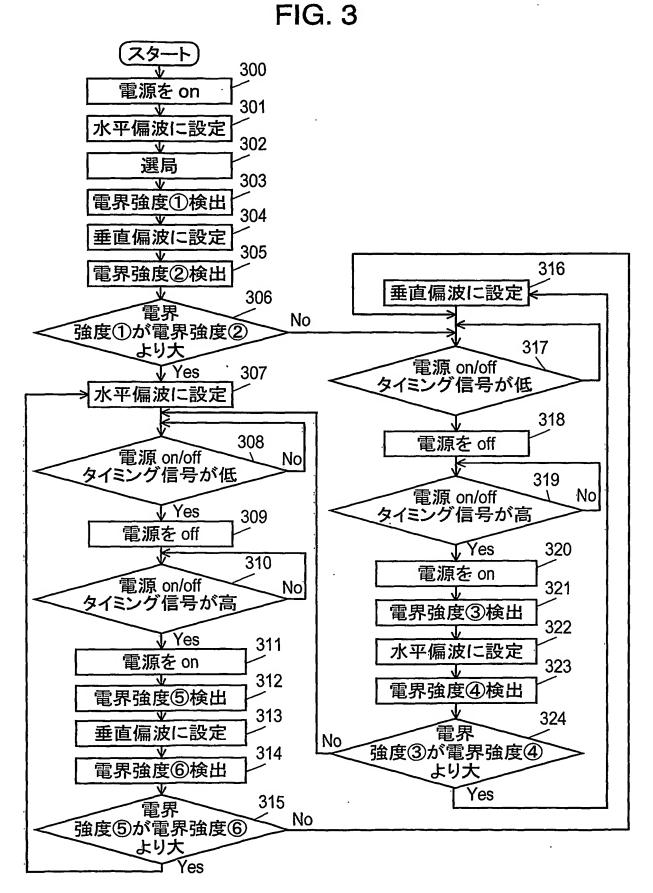


2/7

FIG. 2A

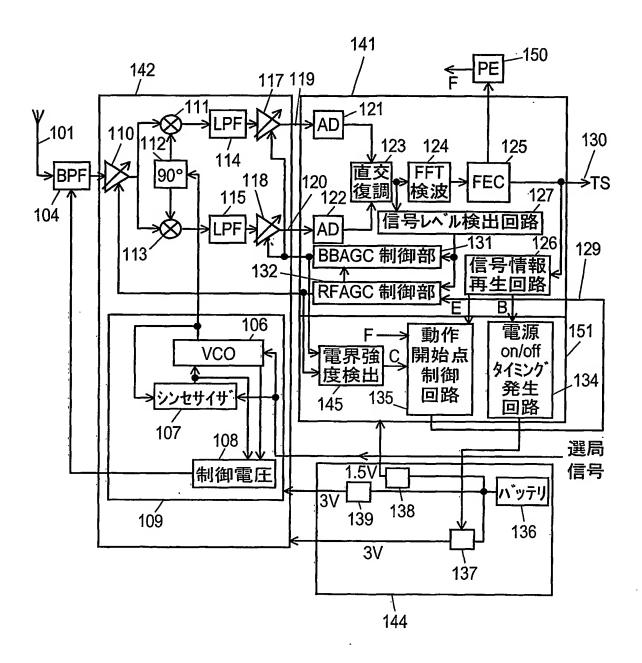


3/7



4/7

FIG. 4



^{5/7} FIG. 5

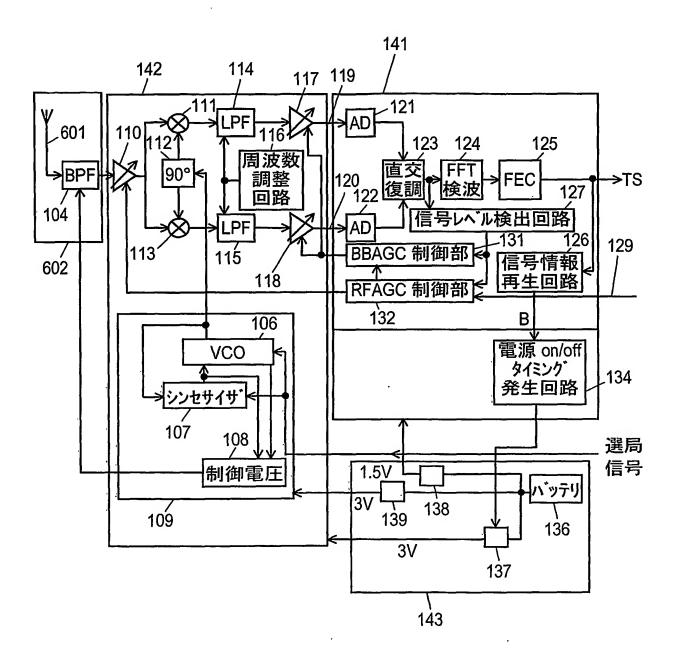
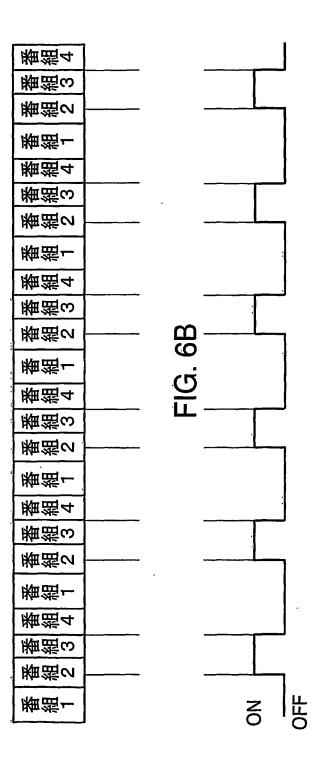


FIG. 6A



7/7

図面の参照符号の一覧表

- 101 水平偏波アンテナ
- 102 垂直偏波アンテナ
- 103 アンテナ切り替え回路
- 104 バンドパスフィルタ(BPF)
- 105 アンテナ部
- 106 電圧制御発振器(VCO)
- 107 シンセサイザ
- 108 制御電圧発生回路
- 109 選局部
- 110 RF可変増幅回路
- 111、113 周波数変換回路
- 112 90° 位相回路
- 114、115 低域通過フィルタ(LPF)
- 117、118 BB可変增幅回路
- 119、120 ベースバンド信号
- 121、122 ADコンバータ
- 123 直交復調回路
- 124 FFT検波回路
- 125 誤り訂正回路(FEC)
- 126 信号情報再生回路
- 131 BBAGC制御部
- 132 RFAGC制御部
- 133 パラメータ切り替えタイミング発生回路
- 134 電源ON/OFFタイミング発生回路
- 136 バッテリ
- 137、138、139 電源回路
- 145 電界強度検出回路



	INTERNAL ONAL SEARCH REPORT	Ì	mernational application	cation No.
			PCT/JP2	004/003393
A. CLASSIFIC	CATION OF SUBJECT MATTER			
Int.Cl	Н04В7/08			
According to Int	ernational Patent Classification (IPC) or to both national	l classification and IPO	2	
B. FIELDS SE	ARCHED			
Minimum docun	nentation searched (classification system followed by cla	assification symbols)		
Int.CI	H04B7/08			
	•			•
Documentation s	searched other than minimum documentation to the exter	nt that such documents	are included in the	fields searched
	Shinan Koho 1922–1996 To	roku Jitsuyo Sl		1994–2004
Kokai J:	itsuyo Shinan Koho 1971—2004 Ji	tsuyo Shinan To	oroku Koho	1996–2004
Electronic data b	pase consulted during the international search (name of d	lata base and, where pr	racticable, search ter	ms used)
		,	,	
C DOCUMEN	ITS CONSIDERED TO BE RELEVANT			
			·	· · · · · · · · · · · · · · · · · · ·
Category*	Citation of document, with indication, where ap			Relevant to claim No.
Х	JP 04-90220 A (Mitsubishi Ele	ectric Corp.	,	1-4
. Y	24 March, 1992 (24.03.92),		· _	5-8
	Column 12, line 11 to column & CA 002041735 A & GB	13, line 11; 002246686 A	Fig. 5	
	& US 005241701 A	002246666 A		
	4 05 000211701 11			
Х	JP 09-321678 A (Oki Electric	Industry Co.	., Ltd.),	1-4
Y	12 December, 1997 (12.12.97),			5
A	Column 6, line 34 to column 7	, line 46; F	ig. 3	6 <u>-</u> 8
	(Family: none)		ĺ	
х	JP 61-39649 A (Meisei Electr	ic Co . Titd)	· _	1-4
Y	25 February, 1986 (25.02.86),	10 00., Lea.,	,	5
A	Column 6, lines 4 to 13; Fig.	2		6-8
	(Family: none)		}	•
× Further do	cuments are listed in the continuation of Box C.	See patent fam	ily annex.	
•	gories of cited documents:	"T" later document pu	blished after the inter	national filing date or priority
	efining the general state of the art which is not considered icular relevance	date and not in co	nflict with the applica cory underlying the in	tion but cited to understand vention
"E" earlier application or patent but published on or after the international "X"		"X" document of parti	cular relevance; the cl	aimed invention cannot be
filing date "L" document which may throw doubts on priority claim(s) or which is		considered nove		ered to involve an inventive
cited to establish the publication date of another citation or other		"Y" document of parti	cular relevance; the cl	aimed invention cannot be
special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means		considered to in	volve an inventive s	tep when the document is locuments, such combination
"P" document published prior to the international filing date but later than		being obvious to	a person skilled in the	art
the priority date claimed "&" document member of the same patent family				
Date of the actua	e of the actual completion of the international search Date of mailing of the international search report			
	e, 2004 (07.06.04)		e international searc	
				J. J. J.
Name and mailing address of the ISA/ Authorized officer				
Name and mailing address of the ISA/ Japanese Patent Office Authorized officer				

Telephone No.



C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT	
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
. ·	JP 2001-168748 A (Matsushita Electric Industrial Co., Ltd.), 22 June, 2001 (22.06.01), Column 10, line 2 to column 11, line 9; Figs. 1, 5 & US 2001/0006542 A1	
Y	JP 51-085603 A (Tokyo Shibaura Electric Co., Ltd.), 27 July, 1976 (27.07.76), Column 23, lines 8 to 12; Fig. 9 & US 004086537 A	6-8
· ;		
,		
•		

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int. Cl7 H04B7/08

B. 調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))

Int. Cl' H04B7/08

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報

1922-1996年

日本国公開実用新案公報

1971-2004年

日本国登録実用新案公報

1994-2004年

日本国実用新案登録公報

1996-2004年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

	5と認められる文献	
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X · (JP 04-90220 A (三菱電機株式会社) 24.03.1992 第12欄第11行-第13欄第11行,第5図	1-4
Y	& CA 002041735 A & GB 002246686 A & US 005241701 A	5 — 8
X Y A	JP 09-321678 A (沖電気工業株式会社) 12.12.1997 第6欄34行-第7欄第46行,第3図, (ファミリーなし)	1-4 5 $6-8$

|X|| C欄の続きにも文献が列挙されている。

□ パテントファミリーに関する別紙を参照。

- * 引用文献のカテゴリー
- 「A」特に関連のある文献ではなく、一般的技術水準を示す
- 「E」国際出願日前の出願または特許であるが、国際出願日 以後に公表されたもの
- 「L」優先権主張に疑義を提起する文献又は他の文献の発行 日若しくは他の特別な理由を確立するために引用する 文献(理由を付す)
- 「O」口頭による開示、使用、展示等に言及する文献
- 「P」国際出願日前で、かつ優先権の主張の基礎となる出願

- の日の後に公表された文献
- 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 の理解のために引用するもの
- 「X」特に関連のある文献であって、当該文献のみで発明 の新規性又は進歩性がないと考えられるもの
- 「Y」特に関連のある文献であって、当該文献と他の1以 上の文献との、当業者にとって自明である組合せに よって進歩性がないと考えられるもの
- 「&」同一パテントファミリー文献

国際調査を完了した日 07.06.2004	国際調査報告の発送日 22. 6. 2004
国際調査機関の名称及びあて先 日本国特許庁 (ISA/JP) 郵便番号100-8915	特許庁審査官(権限のある職員) 知中 博幸 5 J 3 3 6 0
東京都千代田区霞が関三丁目4番3号	電話番号 03-3581-1101 内線 3535

国图	報告

 C(続き).	関連すると認められる文献	
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X Y A	JP 61-39649 A (明星電気株式会社) 25.02.1986 第6欄第4-13行,第2図, (ファミリーなし)	1-4 5 6-8
Y .	JP 2001-168748 A (松下電器産業株式会社) 22.06.2001 第10欄第2行-第11欄第9行,第1,5図 & US 2001/0006542 A1	5
 Y	JP 51-085603 A (東京芝浦電気株式会社) 27.07.1976,第23欄第8-12行,第9図 & US 004086537 A	6 – 8
•		
· .		